



Universidad Autónoma de Baja California
Facultad de Ingeniería
Coordinación de Ingeniería en Computación

Materia Circuitos Digitales **Etapa** Disciplinaria **1**

Área de conocimiento Ciencias de la Ingeniería **1**

Competencia:

Diseñar y construir circuitos lógicos combinacionales y secuenciales utilizando dispositivos integrados de mediana y baja escala para el control de procesos.

Evidencia del Desempeño:

Diseño y construcción de un circuito combinacional.

Clave	Carga Académica						Requisito
	HC	HL	HT	HP C	HE	CR	
	3	2			2	8	

Contenido Temático:

1. Introducción a la lógica digital
2. Compuertas lógicas
3. Circuitos combinatorios
4. Circuitos de mediana escala de integración
5. Elementos de memoria
6. Dispositivos programables

Bibliografía:

Ronald Tocci. *Sistemas Digitales: Principios y Aplicaciones*. Prentice Hall 2007

Thomas L. Floyd *Fundamentos de Sistemas Digitales* Prentice Hall

Morris Mano *Diseño Digital* Prentice Hall

TTL Databook National Semiconductors, Texas Instruments o Motorola

Nelson/Nagle/Carroll/Irwin *Análisis y Diseño de Circuitos Lógicos Digitales* Prentice Hall

Joseph D. Greenfield *Practical Digital Design Using IC's*

De [Brawn, Stephen](#) *Fundamentos De Lógica Digital* Mcgraw-Hill / Interamericana 2006