



Universidad Autónoma de Baja California
Facultad de Ingeniería
Coordinación de Ingeniería en Computación

Materia Circuitos Digitales Avanzados **Etapa** Disciplinaria **1**

Área de conocimiento Ingeniería Aplicada **1**

Competencia:

Diseño del proceso circuitos secuenciales síncronos utilizando herramientas para el diseño, modelado y simulación de circuitos digitales que permitan su implementación en dispositivos programables.

Evidencia del Desempeño:

Realizar un circuito secuencial síncrono funcional en un dispositivo programable, utilizando lenguajes de descripción de hardware y siguiendo una técnica de diseño.

Clave	Carga Académica						Requisito
	HC	HL	HT	HP C	HE	CR	
	2		2		2	6	

Contenido Temático:

1. Circuitos secuenciales
2. Diseño de sistemas digitales
3. Modelado y simulación de sistemas digitales

Bibliografía:

- Floyd T, 2000. Fundamentos de Sistemas Digitales. Prentice Hall: México.
- Tocci, Ronald, (2003). Sistemas Digitales Principios y Aplicaciones, 8a. edición, México, Prentice- Hall.
- Máxinez D, Alcalá J. 2002. VHDL El arte de programar sistemas digitales. CECSA: México.
- Nelson V, Nagle H, Carroll B, Irwin J. 1996. Análisis y Diseño de Circuitos Lógicos Digitales. Prentice Hall: México.
- Roth C. 1992. Fundamentals of logic Design. West Publishing Company: USA.
- Mano M, Kime C. 1998. Fundamentos de diseño lógico y computadoras. Prentice Hall: México
- Mano M. 1982. Lógica digital y diseño de computadores. Prentice Hall: México
- Garza J. Ángel. 2006. Sistemas digitales y electrónica digital Prácticas de laboratorio. Prentice Hall: México