



**UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA
FACULTAD DE INGENIERÍA (UNIDAD MEXICALI)
DOCUMENTO DEL SISTEMA DE CALIDAD**

Formato para prácticas de laboratorio

CARRERA	PLAN DE ESTUDIO	CLAVE ASIGNATURA	NOMBRE DE LA ASIGNATURA
Ing. en Computación	2003-1	5035	Circuitos Digitales

PRÁCTICA No.	LABORATORIO DE	Circuito Digitales	DURACIÓN (HORA)
1	NOMBRE DE LA PRÁCTICA	Punta Lógica	2

1. INTRODUCCIÓN

El alumno aprenderá a construir una punta lógica que le servirá para comprobar circuitos lógicos digitales.

2. OBJETIVO (COMPETENCIA)

El alumno hará una punta lógica para su uso en futuras prácticas.

3. FUNDAMENTO

Formuló	Revisó	Aprobó	Autorizó
M.C. Aglay González Pacheco Saldaña	M.C. Gloria Etelbina Chávez Valenzuela		M.C. Miguel Ángel Martínez Romero
Maestro	Coordinador de la Carrera	Gestión de la Calidad	Director de la Facultad



**UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA
FACULTAD DE INGENIERÍA (UNIDAD MEXICALI)
DOCUMENTO DEL SISTEMA DE CALIDAD**

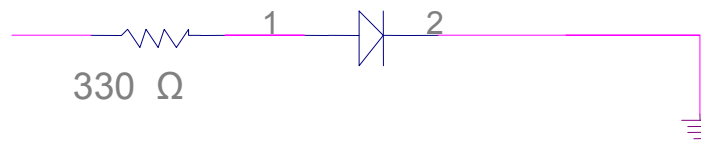
Formato para prácticas de laboratorio

4. PROCEDIMIENTO (DESCRIPCIÓN)

A) EQUIPO NECESARIO	MATERIAL DE APOYO
1 fuente de poder de corriente directa 1 caudín	1 caimán 1 resistencia de 330 a 500 1 LED 1 pluma o lapicero 1 protoboard soldadura alambre cinta aislante (negra)

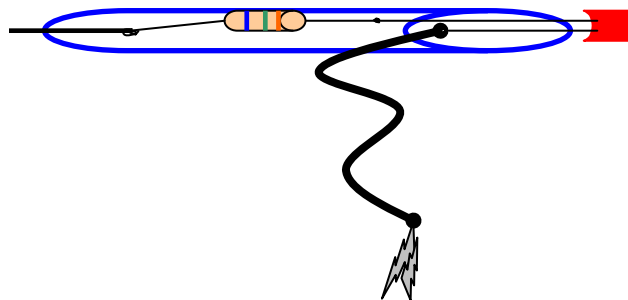
B) DESARROLLO DE LA PRÁCTICA

Armar la punta lógica de acuerdo al siguiente diagrama en un protoboard:



Ya que se comprobó su funcionamiento, armar la punta lógica dentro de la pluma o lapicero, cuidando que no existan cortos circuitos en el armado, para esto se puede usar cinta aislante.

La punta quedará con este aspecto:



Comprobar nuevamente el funcionamiento de la punta lógica. El caimán se conecta a la tierra lógica de la fuente y la punta de en la terminal positiva de la fuente.



**UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA
FACULTAD DE INGENIERÍA (UNIDAD MEXICALI)
DOCUMENTO DEL SISTEMA DE CALIDAD**

Formato para prácticas de laboratorio

C) CÁLCULOS Y REPORTE

5. RESULTADOS Y CONCLUSIONES

6. ANEXOS

7. REFERENCIAS